

革新的製造プロセス技術開発（ミニマルファブ）  
技術評価結果報告書  
（終了時評価）

（案）

平成28年2月

産業構造審議会産業技術環境分科会

研究開発・イノベーション小委員会評価ワーキンググループ

## はじめに

研究開発の評価は、研究開発活動の効率化・活性化、優れた成果の獲得や社会・経済への還元等を図るとともに、国民に対して説明責任を果たすために、極めて重要な活動であり、このため、経済産業省では、「国の研究開発評価に関する大綱的指針」（平成24年12月6日、内閣総理大臣決定）等に沿った適切な評価を実施すべく「経済産業省技術評価指針」（平成26年4月改正）を定め、これに基づいて研究開発の評価を実施している。

経済産業省において実施している「革新的製造プロセス技術開発（ミニマルファブ）」は、既存の半導体製造施設は大量生産を前提としており、世界の半導体需要の半分程度を占める少量生産品も、メモリ等の大量生産品と同様の生産システムで生産されており、エネルギー消費や設備投資額の面で非効率が生じている。本事業では、クリーンルームを不要とすることにより大幅な省エネが実現できる「革新的製造プロセス」の基礎的技術を開発し、我が国の半導体開発や少量生産の半導体を用いる製品等の製造の競争力維持・強化を図るとともに、半導体製造工程におけるエネルギー消費の削減を実現するため、平成24年度より実施している（平成24年度から平成26年度まで実施した）ものである。

今般、省外の有識者からなる「革新的製造プロセス技術開発（ミニマルファブ）」終了時評価検討会（座長：平本 俊郎 東京大学生産技術研究所教授）における検討の結果とりまとめられた、「革新的製造プロセス技術開発（ミニマルファブ）技術評価（終了時評価）結果報告書」の原案について、産業構造審議会産業技術環境分科会研究開発・イノベーション小委員会評価ワーキンググループ（座長：小林 直人 早稲田大学研究戦略センター副所長・教授）において、審議し、了承された。

本書は、これらの評価結果を取りまとめたものである。

平成28年2月

産業構造審議会産業技術環境分科会

研究開発・イノベーション小委員会評価ワーキンググループ

**「革新的製造プロセス技術開発（ミニマルファブ）」  
技術評価（終了時評価）結果報告書**

プロジェクト名	革新的製造プロセス技術開発（ミニマルファブ）
上位施策名	－
事業担当課	産業機械課
<p><u>プロジェクトの目的・概要</u></p> <p>半導体製造装置の小型化やクリーンルームを不要とする技術を開発することにより、少量生産半導体の製造エネルギーを大幅に減らし、また設備投資の大幅削減が可能な製造プロセス技術（ミニマルファブ）を実用化する。</p> <p>本開発を進める科学的・技術的意義として、産業技術総合研究所が初めて実現し、実用化を進めている局所クリーン化技術を実装した規格化された超小型半導体製造装置を用いて、様々な半導体製造プロセス技術を開発することで、クリーンルームを必要としない画期的な製造ラインが構築でき、その結果、研究開発装置と生産装置が同一システムになり、イノベーションにおける死の谷を実質的に無くす、生産直結型の全く新しいものづくりシステムを構築できるということが挙げられる。</p> <p>また、社会的・経済的意義として、20世紀は大量生産型の産業モデルが中心となっていたが、21世紀型においては、3Dプリンタによるメーカズ革命(米国)、インダストリー4.0(独)で議論されているように、様々なニーズに対応できる多品種生産を、生産個数に応じてフレキシブルに対応できる産業モデルが求められている。ミニマルファブは、独自の部品調達レベルでの取り組みと異なり、また、米の単一のプロセス（プリンタ）の革新と質的に異なる、数百プロセスの本格的な生産システム自体が、多品種少量生産に対応できるように設計されたシステムであり、21世紀型製造産業のモデルケースを日本から発信して展開することが可能となる。ミニマルファブの開発によって、工場ラインと試作ラインの投資規模を大幅にコンパクト化していくことで、コスト競争力だけでなく、研究開発直結型であることを高付加価値の源泉とし、一方で新しく生み出された研究開発成果を実用に供するように具現化することで、大量生産型で頓挫し初期に消滅していた潜在市場を実際に具現化し、高付加価値製品を次々に生み出して社会を豊かにしていくことを最終的なアウトカムとしている。そのために、本プロジェクトではそのミニマルファブの基幹となるリソグラフィプロセスを中心とした半導体生産の主要前工程プロセス装置群の開発を目的としている。</p>	

予算額等（委託）

（単位：千円）

開始年度	終了年度	中間評価時期	事後評価時期	事業実施主体
平成24年度	平成26年度	—	平成27年度	ミニマルファブ 技術研究組合
H24FY 執行額	H25FY 執行額	H26FY 執行額	総執行額	総予算額
650,000	699,000	2,500,000	3,849,000	3,849,000

目標・指標及び成果・達成度

(1) 全体目標に対する成果・達成度

シリコンウェハサイズを0.5インチ（直径12.5mm）、製造装置サイズを幅30cm×奥行き45cm×高さ144cmに規格化し、半導体の少量多品種生産に最適な超小型製造装置を必要な製造プロセスそれぞれについて開発し、生産システムとして一体的に利用できる装置群（ミニマルファブ）を構築する。さらに、開発した装置群がクリーンルームを必要としない工場システムとして稼働できるか、基本的なデバイスを試作して原理実証を行うことを全体目標とした。

具体的には、装置に必要な部品、ユニットを全て小型化することで半導体製造装置を小型化する。小型化製造装置を用いて基本的なデバイスを試作し、顕在化する多くの課題を製造装置試作の繰り返しによって解決する。装置試作の繰り返し回数が多いほど小型半導体製造装置の完成度はあがっていくため、基本となるプロセス装置をできるだけ多く試作する必要がある。従来大型装置の場合、プロセス原理は既知で単なる装置のスケールアップという開発であっても、プロトタイプ→ $\alpha$ 機→ $\beta$ 機→量産機と4回の開発で実用に供される。従来国家PJではプロトタイプしか開発しないため、企業がその後の莫大な開発労力を惜しんで死の谷に埋没していたのである。ミニマルファブにおいても、真に死の谷を渡る開発を行うには繰り返し開発が必須である。我々は死の谷を渡るための開発を小型化が実現できた装置の台数として目標設定した。その際特に留意が必要なことは、特定のプロセス装置だけを沢山開発してもそれだけではほとんど無意味なことである。小型化が難しい小型化難開発装置はその装置の要素技術の小型化や高効率化自体を研究開発して行かなければならない。また、ファクトリーシステムを創造するプロジェクトであるから、全ての装置、要素技術が実用化されないと、目標とする工場システムの原理実証を行うことができない。この際、小型化難開発装置は、元々3年の短期間に設定されている本プロジェクトでは実用化までは行き着かない。それに関わらずファクトリーシステムとしての実効性を検証する必要がある。そこで、これらの小型化難開発装置については、要素技術の小型化・高効率化を行いつつ、ファクトリーシステムとしての検証においては、別の代替プロセスを用いるか、または、既存の大型装置を併用することでシステム検証を行うこととした。実際、本プロジェクトにおいては、小型化難開発装置群以外の超小型半導体製造装置を必要な製造プロセスそれぞれについて開発し、生産システムとして一体的に利用できる装置群を構築した。

さらに、開発した装置群がクリーンルームを必要としない工場システムとして稼働できるかどうかを検証するために、基本的なデバイスを試作し原理実証を行った。MOSFETは今後展開を予定している集積回路作成技術開発に必要な最も汎用的な基本デバイス構造であること、カンチレバーはMEMSデバイスの基本構造であることから、ミニマルファブを用いたMOSFET、カンチレバー

試作を目標とした。必要な全てのプロセス装置（約 20 種）の小型化を成功させ、それらの装置を使用してデバイスプロセスの開発を行うことは極めてチャレンジングな目標であったが、小型化難開発装置（イオン注入、CVD 装置等）についても、実際にミニマル装置化できる見通しを得ることができた。さらに設定された目標以上の顕著な成果として、CMOS をミニマル装置のみを使用したフルミニマルプロセスで試作し、正常動作させた。これによって、原理的に論理回路をクリーンルームを用いないミニマルファブで製造できることを証明し、今後想定している高付加価値デバイスやマイクロプロセッサの開発が不可能ではないことを示した。

個別要素技術	事業アウトプット 目標・指標	達成状況 (実績値・達成度)	原因分析 (未達成の場合)
①装置開発	80台	実績：83台、 達成度：104%	—
②装置構成部品・ウェハ開発	—	—	—
③ミニマルプロセスライン開発	MOSFET・カンチレバー試作、 10台の装置試作	MOSFET、カンチレバー、CMOS 試作、 装置実績：11台、 達成度：110%	—
④分析・評価装置開発	10台	実績：11台、 達成度：110%	—

【装置の内訳】

①-1：パターンニングに関する装置（5テーマ）	目標 40台	実績 42台
①-2：ウェハ加工に関する装置（5テーマ）	目標 40台	実績 41台
③ミニマルプロセス・ライン開発に関する装置	目標 10台	実績 11台
④ウェハ検査（分析・評価）に関する装置	目標 10台	実績 11台

## (2) 目標及び計画の変更の有無

## &lt; 共通指標 &gt;

論文数	特許等件数 (出願を含む)	特許権の 実施件数	ライセンス 供与数	取得ライセンス料 (万円：税抜)
6	56	14	12	187.6

誌上发表 (査読有)	題目	時期
1	IEEJ Transactions on Sensors and Micromachines 「Photolithography for Minimal Fab System」	H25.9
2	Physics Procedia「Silicon chemical vapor deposition process using a half-inch silicon wafer for Minimal Manufacturing System」	H25.9
3	Surface & Coatings Technology 「Film deposition using 1-inch-sized HIPIMS system - Toward minimal fabrication semiconductor production system 」	H26.7
4	Journal of Physics D-Applied Physics 「 Transport of a helicon plasma by a convergent magnetic field for high speed and compact plasma etching 」	H26.10
5	IEEE Transactions on Semiconductor Manufacturing「A MOSFET Fabrication Using a Maskless Lithography System in Clean-Localized Environment of Minimal Fab」	H27.8
6	IEEE Transactions on Semiconductor Manufacturing 「 Analyses on Cleanroom-Free Performance and Transistor Manufacturing Cycle Time of Minimal Fab」	H27.10
商標		
55	商願 2012-097115「minimal」	H24.11
56	商願 2012-097114「ミニマル人型ロゴマーク」	H24.11

## I. 研究開発課題（プロジェクト）概要

### 1. 事業アウトカム【複数設定可】

事業アウトカム指標		
省エネ効果（年間）： 891GWh（32年度） 平成32年度までに、クリーンルームを必要とするメガファブからミニマルファブに置き換わるファブは、「4インチウェハサイズ以下のファブ」、「ファブレス企業のR&Dファブ」、「試作品開発ファブ」を想定。国内106ファブのうち、41ファブが該当し、置換率は8.9%、年間消費電力削減量は、-891GWhを見込む。		
指標目標値		
事業開始時（24年度）	計画：目標設定なし	実績：-
中間評価時（なし）	計画：	実績：
事業目的達成時（32年度予定）	計画：891GWh	

### 2. 研究開発内容及び事業アウトプット

シリコンウェハサイズを0.5インチ（直径12.5mm）、製造装置サイズを幅30cm×奥行き45cm×高さ144cmに規格化し、半導体の少量多品種生産に最適な超小型製造装置（ミニマルファブ）を開発し、生産システムとして一体的に利用できる装置群を開発する。さらに、開発した装置群がクリーンルームを必要としない工場システムとして稼働できるかどうかを、基本的なデバイスを試作して原理実証を行うことを全体目標とした。

#### （1）研究開発内容

平成24年度から平成26年度までの3年間で、シリコンウェハサイズを0.5インチ（直径12.5mm）、製造装置サイズを幅30cm×奥行き45cm×高さ144cmに規格化された、半導体の少量生産に最適な超小型製造装置（ミニマルファブ）を開発し、生産システムとして一体的に利用できる体制を構築する。

#### （2）事業アウトプット

事業アウトプット指標				
製造したミニマル装置の数（試作機を含む累積数）				
<共通指標>				
論文数	特許等件数 （出願を含む）	特許権の 実施件数	ライセンス 供与数	取得ライセンス料 （万円：税抜）
6	56	14	12	187.6
指標目標値（計画及び実績）				
事業開始時（24年度）	計画：10台		実績：11台	
中間評価時（なし）	計画：		実績：	
事業終了時（26年度）	計画：100台		実績：105台	

(参考) 事業アウトプットの参考情報

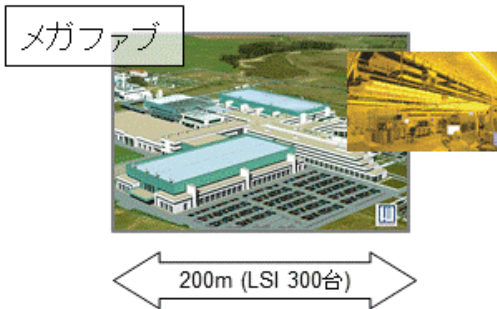
事業アウトプット指標 (目標値)	妥当性・設定理由・ 根拠等	達成状況 (実績値・達成度)	原因分析 (未達の場合)
(事業開始時) -		-	-
(事業終了時) 製造したミニマル装置の数 (試作機を含む累積数) 100台	○デバイス試作のため、 リソグラフィプロセスを はじめとする25種類の 装置開発の必要性。	105台	-
(事業目的達成時) 製造したミニマル装置の数 (試作機を含む累積数) 100台	○上記目標達成のためには、 累計100台超程度の 装置試作を重ね、完成 度を上げる必要がある。	105台	-

3. 当省(国)が実施することの必要性

半導体産業は、最先端の半導体を製造するための工場システムを一箇所立ち上げるだけでも数千億円程度の設備投資を必要とすることから、近年では一部のグローバル企業による寡占化が進んでいる。他方、IoTが創出する半導体市場は、約5.2兆円とも言われており、IoT半導体はローコストな半導体を必要としており、この製造には、最先端の半導体製造装置を要せず、少量多品種生産に対応した装置に対する需要が増すと想定されている。今後、国内の半導体産業を育成し、IoT社会に対応していくためには、既存の市場に対する対抗軸として高付加価値の半導体を低コストで生産するシステムの実現が重要であるが、クリーンルームを使用しない超小型の装置群の開発を進めることにより、半導体製造のコストを大幅に削減することが可能となる。

この研究開発は、先進的かつ多数の研究開発要素があり、民間企業のみで実施することは難しいことから、国内でのものづくり、製造プラットフォームの構築の観点から、国の研究開発プロジェクトとして実施する必要性がある。



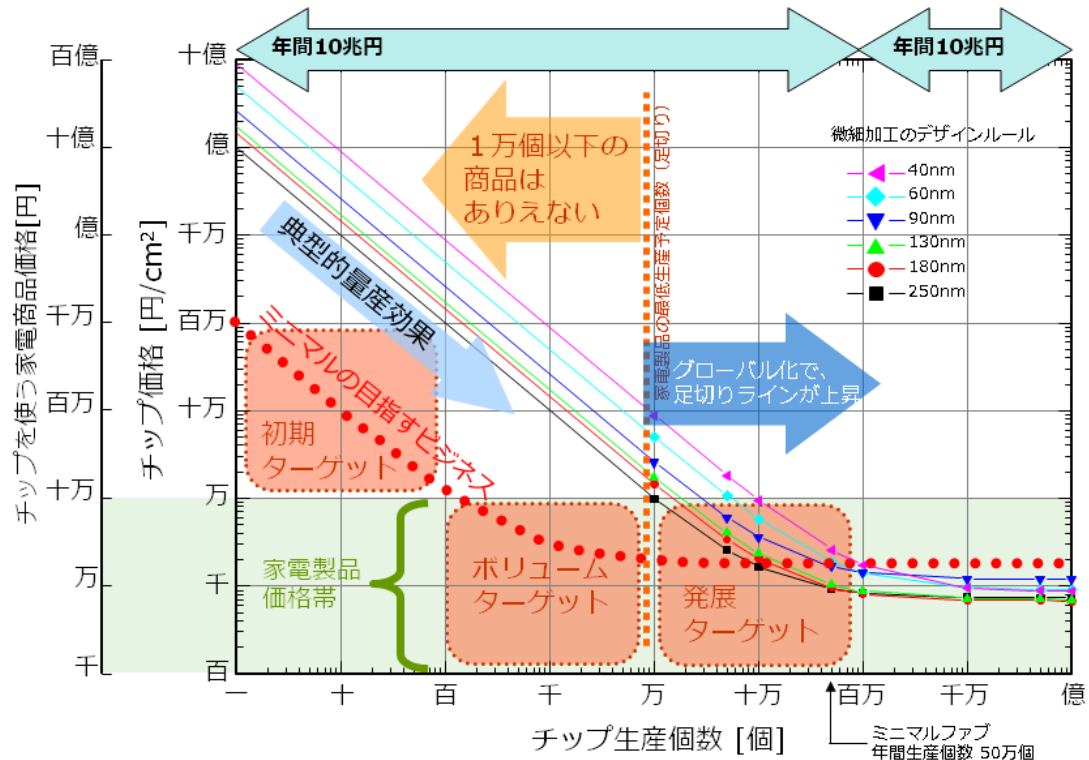


- 1ライン投資：5,000億円
- 装置サイズ：W3 D4 H3m
- ウェハサイズ：12"
- 生産規模：2億個 (1cm<sup>2</sup>換算)以上
- 床面積 40,000m<sup>2</sup> (LSI生産の場合)
- 装置数 300台 (LSI生産の場合)
- 工程数 600工程 (LSI生産の場合)
- 納期：1~6ヶ月
- コスト：100万円/cm<sup>2</sup> (100個注文)
- コスト：1万円/cm<sup>2</sup> (1万個注文)
- コスト：800円/cm<sup>2</sup> (百万個注文)



- 1ライン投資：5億円
- 装置サイズ：W0.3 D0.45 H1.44m
- ウェハサイズ：0.5"
- 生産規模：50万個 (1cm<sup>2</sup>換算)以上
- 床面積 400m<sup>2</sup> (LSI生産の場合)
- 装置数 350台 (LSI生産の場合)
- 工程数 350工程 (LSI生産の場合)
- 納期：1~3日
- コスト：1万円/cm<sup>2</sup> (100個注文)
- コスト：1,200円/cm<sup>2</sup> (1万個注文)
- コスト：1,200円/cm<sup>2</sup> (百万個注文)

## グローバルマーケットの原理とミニマルデバイスターゲット



#### 4. 事業アウトカム達成に至るまでのロードマップ

平成32年度における事業アウトカム目標値は、年間省エネ効果 891GWh の達成である。研究開発におけるデバイス試作市場、設備が極めて老朽化している4インチ以下の小口径ウェハラインにおける多品種少量デバイス製造市場向けを手始めに、ミニマルファブの導入を進めていく。これらの既存ファブをミニマルファブに置き換えることで、同じ面積のデバイスを製造する場合 87%の電力削減効果が見込まれる。

ミニマルファブを産業システムとして成立させる上で留意すべき非常に重要なことは、ミニマルファブはシステムであり、ここの装置や部材が勝手に開発や商品化されたのでは、全てがバラバラになってしまう一つのシステムとして機能しなくなるということである。この課題を克服するために、知財戦略、スタンダード戦略、認証戦略を一体化運営する体制を構築した。国内出願だけで 80 に上る特許は全て公的機関である産総研と共願であり、ミニマルファブの開発には産総研の許諾が必要である。標準化は、ミニマルファブのコミュニティそのものである産総研コンソーシアム・ファブシステム研究会が担っている。また、そこで策定されたミニマルファブの仕様を満たしたミニマル製品には、ミニマル製品としての認証を与えるという仕組みをプロジェクト中に構築し、既に実施している。また、模倣を防ぐために、ブランド化は有効である。“ミニマル”および“minimal”を世界 9 ヶ国に商標登録し、ミニマル装置のデザインについても、優秀なデザイナーを導入して、デザインを際立たせ類似品が一目で分かるようにした。ミニマル装置のデザインは、グッドデザイン 2014 において特別賞を受賞した。さらに、局所クリーン化テクノロジーのコア部分のウェハ搬送容器「ミニマルシャトル」は、意匠登録してある。この我々が整備してきた、知財-標準化-ブランド化-認証、これらを全て実効的に機能させた総合戦略的事業は、恐らくは日本では初めてと言える、強力なシステム開発の取組みである。この仕組みは、開発労力とビジネス展開を行う上で、企業には模倣を防ぎ、失敗を大きく減じて、投資効果が着実に得られる見通しを持つ効果もあり、ファブシステム研究会は、年 20 社ほどのペースでこの 5 年ほど加入企業が増大を続けている。 実際、本プロジェクトで装置開発を進めていた 2 年目には、トヨタ自動車の子会社であるジェイテクトが、ミニマル装置を実際に購入し、ミニマル装置が開発されていないプロセス装置については既存大型装置との併用（ハイブリッドプロセス）することによって、デバイス開発を進めている。開発プロジェクト中に顧客が現れて購入をするということは、国家プロジェクトでは極めて稀なことである。また、プロジェクトの最終年度においては、株式会社ピーエムティーが、ミニマルファウンドリを立ち上げることを表明し、PJ 終了後に、ハイブリッドプロセスの手法によって実際にファウンドリ事業展開を開始している。

横河ソリューションサービス株式会社では、2015 年 10 月、顧客サービス向けのミニマルアプリケーションラボ事業を開始した。ミニマルファブでは、既存大デバイスメーカー以外への産業展開を志向しているから、それらの新規参入企業へのサポートが非常に重要になる。横河のサービスへの取組みは、それを可能にする具体例である。また、日本電子デバイス産業協会（NEDIA）は、2015 年 12 月に、ミニマルファブを用いたファウンドリ設立のための準備会社「ネイタス」の立ち上げを発表した。

さらに新規のユーザへ、ミニマルファブ導入を進めていくために、産総研つくばセンター設置のミニマルモデルルームにおいて、ファブトライアル（ミニマルファブを使った MOSFET 試作）を初めとするプログラムをファブシステム研究会、ミニマルファブ技術研究組合、産総研で用意し、実際に 2015 年度に 5 社から試作を受注し、依頼されたフルミニマル（ミニマル装置だけの製造）またはハイブリ

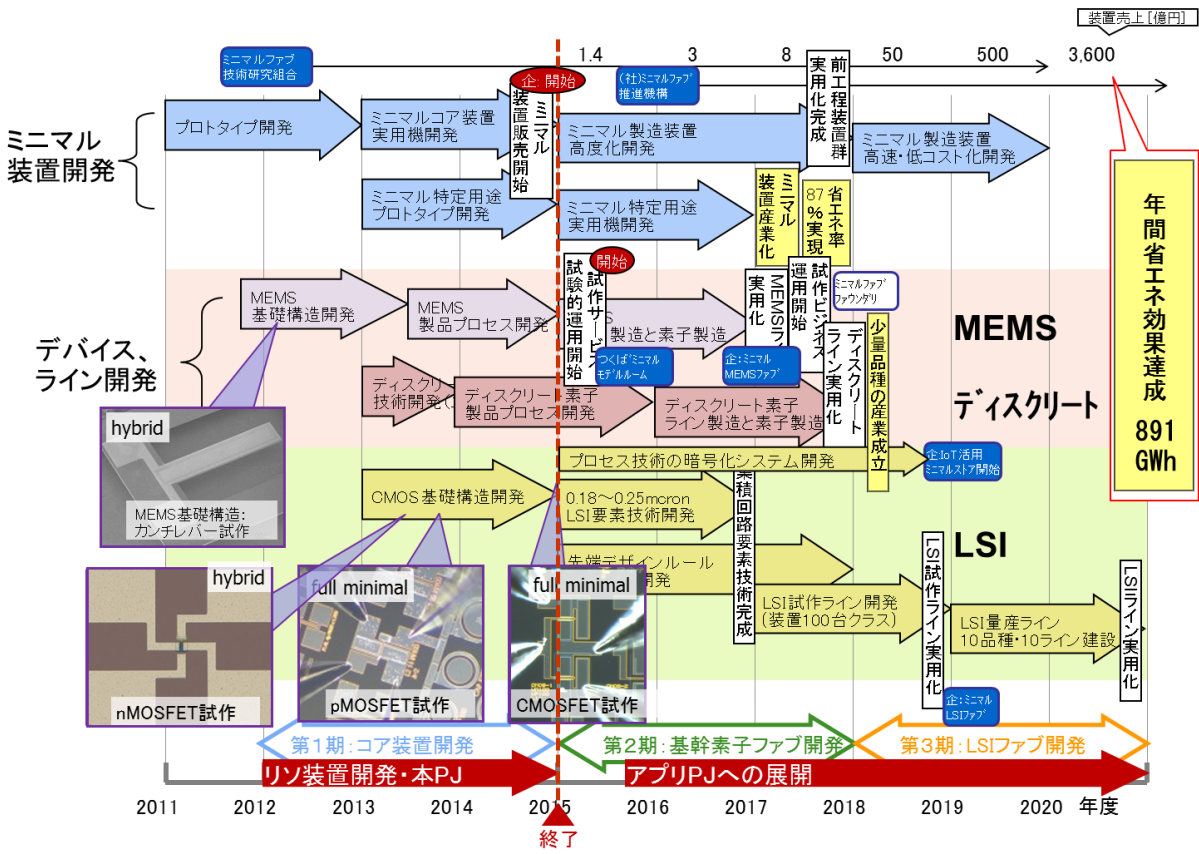
ッド（既存装置を組合せた製造）によるデバイス試作を完了した。年内に他に2社の受注を予定している。

また、サポーターインダストリー（ものづくり基盤技術）は、ミニマル装置の個別開発に極めて適している。ミニマルファブでは国家的意義があり、上記のユーザ企業が揃っているため、大学等でのプロセス技術のシーズをミニマル装置化することで、すぐに有効なビジネスにつなげられるためである。実際、2015年度にミニマル装置開発で新規4件が採択され、主にプラズマ関係で開発を進めている。

上記のような活動によって、大がかりな公的な予算処置が無い中、ミニマルファブの開発を進めつつ、2015-2017の3年間は、CVD、イオン注入装置などの難開発装置と電子ビーム露光装置の実用化、プロセス技術の暗号化開発、MEMS及びディスクリート素子ラインの実用化、LSI要素技術開発を行う。2018-2020の3年で、ミニマル装置の低コスト化開発と多層配線技術開発によるLSI製造ラインを完成させる。装置単体での実用化とファクトリーレベルでの実用化には、その開発の難易度と総合性において大きな開きがある。まず、装置群が全部出来ていなければデバイスは製造できない。次に、それらの装置が完全に動作していなければならない。装置単体であれば、10回に1度のミス動作は許される（歩留まり90%）が、集積回路を作る場合、ミニマル装置を350台使い、600工程を完遂しなければならない。この場合、総合歩留まりを90%にするには、一つ一つの装置の成功確率は99.982%にしなければならない。このくらいの高い安定性が求められる。また、前のプロセスによって自らのプロセスが影響を受けるため、プロセス全体での開発が求められる。たとえば、感光材は温湿度で塗布膜厚が変わるため、その後の露光と現像、そしてプラズマエッチングの製造条件が全く変わってしまう。これらを総合管理しなければならない。微粒子やガス分子の汚染は極めて微量でもデバイス性能に致命的な影響を及ぼす。ミニマルファブではおよそ50工程程度までのトランジスタの試作は行って、大変優れた特性を示すことは証明した。しかし、実用プロセスではガス分子の制御を行うシステムの構築が必須となる。また、ミニマルファブは一つずつ製造するため、これまでの巨大バッチシステムとは生産管理の方法が全く異なってくる。どのような工場システムを開発すべきかということ自体が重大な開発課題である。

新しい生産システムをゼロから全て、単体のプロジェクトで構築した例はこれまで存在しないことから分かるように、本プロジェクトの最終的な目標である小型化された装置からなる半導体製造工場の完成は、極めて困難な目標である。その目標が達成される2020年には、多数のミニマルファブから構成される、21世紀型の新しいビジネスプラットフォーム（ミニマルストア）が世界に先駆けて出現し、これまで不可能であった製造産業のスモールビジネス化が達成できる。元々、本プロジェクトが開始される以前から、ミニマルファブ構想においては、全開発には10年を想定していた。第一期（2012-2014年度）は前工程の主要装置群、特にリソグラフィ装置群を開発する。第二期（2015-2017年度）は、小型化難開発装置群の実用化と簡易デバイス（MEMS、ディスクリートデバイス）の実用化を目標としている。第三期（2018-2021年度）には、大規模集積回路ファブの実用化を目指している。本プロジェクトはその第一期に該当するものである。第二期、第三期でのファクトリーの実用化という大目標に向けて、さらに資金が必要となりつつあり、ミニマルファブをシステムとして、市場投入するように、新たな資金獲得にも注力してゆく。

# 事業アウトカム達成に至までのロードマップ図



## 5. 研究開発の実施・マネジメント体制等

研究開発実施においては、プロジェクトリーダー（原史朗：産業技術総合研究所）が研究開発テーマごとに編成したチームのマネジメントを行うことにより、全体の工程管理を実施し、関係機関と連携して研究開発を推進した。

既存の国家プロジェクトでは、一つの要素技術を開発するだけのものがほとんどである。このため、プロジェクトリーダー(PL)は、開発パートナーである主要数社とサブパートナー数社を取り纏めるだけで良かった。しかし、ミニマルファブは数十の要素技術を全て開発しなければならない。従って、プロジェクトリーダーの役割、すなわちマネジメントは大変高度なものになる。このために、まず、開発メーカーには、国とのおつきあいや研究開発シーズの探索では無く、開発当初から真に事業化を目的として社内の合意と意思決定を行うことを前提としてプロジェクトへ参画させた。このことで事業部が動くことになるので、事業化が大変スムーズになる。事業部での事業計画を立案するに当たっては、既に述べた、我々の知財-標準化-ブランド化-認証の総合戦略が大変有効である。それに加えて、世界中のおよそ 1050 のファブの実態（ウェハ径、最小線幅(ファブの能力)、生産量、デバイスの価格帯、デバイス種等)を全て調べあげ、かつ、ファブシステム研究会内部の多くのユーザ企業のヒアリングで、多品種少量市場の実態を明らかにした。このマーケットリサーチは、非常に手間がかかるために、マーケットリサーチ企業すら手を出さない実態調査である。この調査結果によれば、少量デバイスオーダーが全デバイス市場 30 兆円の半分にも達することが明らかとなった。ほとんどのデバイスは市場の末端の実態として 1 万個注文が普通であるという驚くべき実態も調べられた。これらの調査結果をミニマルファブの開発を志向する企業に提供することで、具体的な事業計画が成立するようになった。少量デバイスの事業というものは、グローバル事業と違い、他社とのバッティングが起りにくい。八百屋さんが無数にあって、地域に根ざした商売を行っていることと同じである。

先の知財-標準化-ブランド化-認証総合戦略があるため、企業はそのコミュニティの中で安心して開発と事業展開を行える。内部の開発企業だけにコア技術と小型化ノウハウが提供されるため、必然的にコミュニティには求心力が備わるようになっている。ミニマルファブのコミュニティは中小企業が中心であるが、大企業も中小企業も全く同列に開発が進められている。規模の経済とは違い、テクノロジーが中心の産業形態であるためである。

実際の研究開発体制は、PL の下に、約 130 社が一体化、一元化されている、極めて稀な体制を構築している。PL が開発企業を決定し、他の開発テーマと整合性がとれるように、その開発内容を決定する。開発を進めると様々な理由で、開発内容同士の整合性が低下してくるため、PL は適宜フレキシブルに開発内容の変更を開発企業との合意の元に決定する。装置開発においては、装置メーカーが開発を行い、その開発装置を、産総研のつくば事業所に持ち込んで、熟成を行う。この熟成の成果を次の段階の開発装置にフィードバックする。これをおよそ半年～1年のサイクルで繰り返す。装置が他の装置と組み合わせて使える水準に達する段階（PJ 2 年目から）は、デバイスの試作を行うことになる。この体制は、装置開発を分散的に行い、その熟成とデバイスプロセスの開発をつくばの集中研で行うということを意味している。すなわち、本 PJ は集中研と分散研を有機的に組織化した新しいとも言える研究開発体制をとっており、それが真に実用化を進める上で大変有効に機能した。システムレベルの開発にはこの方式は大変有効であると考えられる。

以下では、数値的なアウトプットについて述べる。

国民への広報活動として、平成 24 年から 3 年間、セミコンジャパンに出展し、展示会会場におい

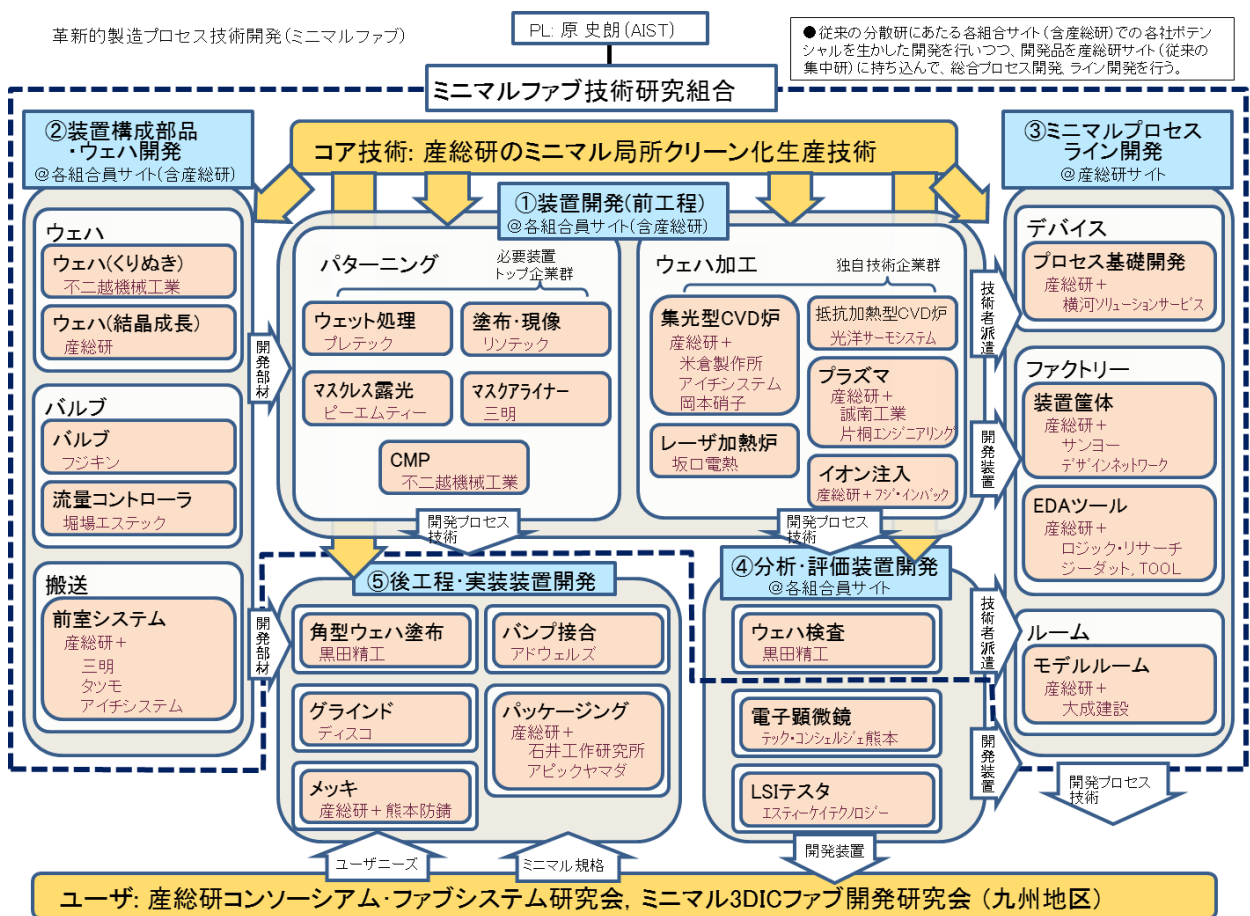
て、トランジスタや CMOS の作製を行い、また、応用物理学会では、3 年間で 83 件の発表を実施した。セミコンジャパン、応用物理学会での発表は平成 27 年度以降も継続して進めている。

100 台程度のミニマル装置群と、必要な構成部品、設計ツール、プロセス開発の個別要素技術研究への妥当な資金配分により、ミニマルファブ構築に必要な基盤となる技術を開発した。

知財の取扱いについては、ミニマルファブ技術研究組合と産総研コンソーシアム・ファブシステム研究会において、「知的財産規約」、規程・要領に相当するものとして「知的財産規約の運用に関する指針」を策定しており、知財戦略に従った開発を継続して進めている。

本事業終了後も、事業実施期間中と同じ開発実施体制によって適切にマネジメントを行っている。必要に応じて新しい開発体制に移行するまでは、現在の体制で継続する予定である。

### 研究開発の実施・マネジメント体制図

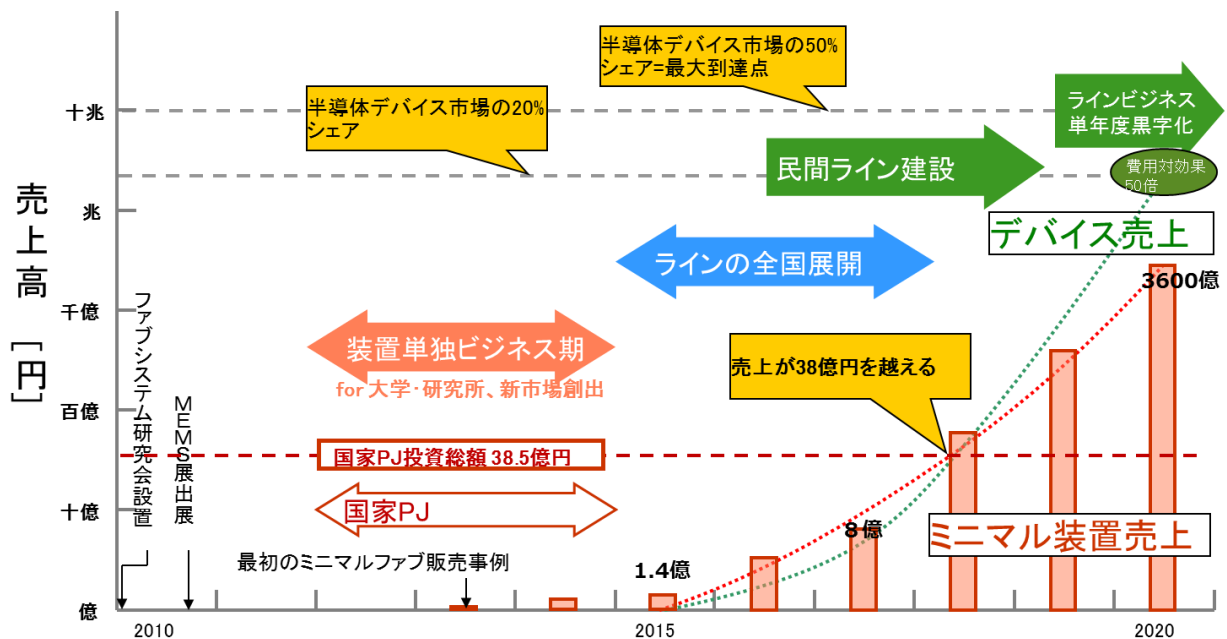


## 6. 費用対効果

投入された国費総額 38 億 4900 万円に対し、アウトプットとして、製造したミニマル装置の数は目標の 100 台に対し 105 台製造し、また、2020 年には、アウトカムとして省エネ効果（年間）891GWh を達成する見込となっている。

現時点で、ミニマルファブの装置売上げは累計 3 億円であるが、2020 年には、装置の売上が 3,600 億円となり、投入された国費総額に対する費用対効果が 50 倍を超えることが見込まれる。

### 費用対効果の図



投入された国費総額38億4900万円に対し、2020年にはアウトカムとして省エネ効果（年間）891GWhを達成する見込み。現時点で、ミニマルファブの装置売上げは累計3.6億円であるが、2020年には、装置の売上が3,600億円となり、投入された国費総額に対する費用対効果が50倍を超える見込み。

## II. 外部有識者（評価検討会等）の評価

### 1. 事業アウトカムの妥当性

大量生産を前提とした既存の半導体製造設備をコンパクト化することは、半導体製造の設備投資および製造エネルギーを大幅に削減するだけでなく、半導体産業のビジネススタイルを劇的に変えるほどの創造的効果が期待できる。我が国発、独自、ユニーク、かつチャレンジングな試みであり、事業アウトカムが実現した場合は、我が国経済や国際競争力への貢献は極めて大きいと考える。その一方で、事業アウトカム指標として年間消費電力削減の見込み量をもってプラットフォームシステム・イノベーションのアウトカムを評価するのは、複合的なアウトカムの一側面に過ぎず、本プロジェクトの趣旨である、日本の半導体産業の競争力向上、少量多品種生産技術の確立といった点を考慮すれば、参画企業の法人数や、半導体生産金額などを目標としても良かったのではないかと考える。

### 2. 研究開発内容及び事業アウトプットの妥当性

少量多品種生産に最適な超小型製造装置を開発するだけでなく、それを規格化するという事業コンセプトは素晴らしい。

日本の半導体製造装置関係のサプライチェーンの枠を結集した形の新しい形の装置を作り上げたことは、非常に高い評価をしている。さらに、特許戦略に基づく戦略的出願活動、ファブのブランド戦略、論文発表のタイミングなど、社会実装の面から十分に練られた活動がなされたと考える。

その一方で、数値目標が製造装置の台数のみで示されるなど、本来の目的と事業アウトプットの指標が多少ずれていると感じる。今後のロードマップや数値計画は理解できるものの、それらを達成するためのアプリPJの道筋は、さらにプランの充実、ならびに具体化が必要と考える。そのためにも、早期のミニマルファブの稼働、できればファウンドリ事業の開始によって、市場性を検証し、持論の正しさを実地で証明すべきと考える。

### 3. 当省(国)が実施することの必要性

ミニマルファブのような半導体の少量多品種に最適化された生産システムは、必要性は理解できても、大手半導体メーカーが取り組むには馴染まず、中小企業やベンチャー企業が取り組むには、時間も資金もかかりすぎるため、これまで適切な推進役を得ることが出来なかった。また、このようなプロジェクトを推進する意思を持った企業・リーダーがいたとしても、製造装置の標準化、インタフェース及びウェハ仕様の決定などには、数十の関連企業との意見調整が必要であり、事業化に至るまでに高いハードルを要するものである。このような背景のもと、多岐にわたる技術、ならびに中小の企業群を取りまとめ、革新的に発想で次世代への展開を目指す点から、国が支援プロジェクトに取り組んできたことは評価に値する。

その一方で、事業化へ展開するためのアプリPJへの支援も、国のサポート、継続的予算化が必要と考える。



#### 4. 事業アウトカム達成に至るまでのロードマップの妥当性

多くの技術的課題を克服しながらも、成果に繋がれたことは評価できる。従前には存在しなかったロードマップを作成し得たことは先駆的であり、妥当である。

その一方で、装置単独ビジネスから製造ラインビジネスに至る予測を展開する場合、グローバルな観点から設備投資動向の国内外展開を考慮する必要がある点、平成 32 年度までに置換率 8.9%という事業アウトカム目標の根拠はハードルが高い点、性能・安全性基準への取組との点は、継続的な課題と考える。

#### 5. 研究開発の実施・マネジメント体制等の妥当性

産総研の強いリーダーシップのもと、多数の関係企業をここまでリードし、またファミリーを増やしてきた、本研究開発プロジェクトのマネジメントについては、高く評価できる。また、産総研で知財戦略、スタンダード戦略、認証戦略を一体化運営する体制も構築されていることも評価できる。さらに、事業終了後の展開 (MEMS や LSI への展開) を想定した上で、社団法人等の組織編成に基づく社会実装を考案していることも、極めて妥当である。

#### 6. 費用対効果の妥当性

費用対効果については、半導体の製品単価を精査し、代替技術との比較考量を実施している。その上で、事業アウトカムの展開を見込んでいることから大きな効果が見込まれるとの評価は妥当である。さらに、事業実施中に初期ユーザが確保され、装置販売が実現し、知財のライセンス料収入が記録されている。この点を踏まえると継続的な発展も可能であると推論できる。ゆえに、投資した国費の回収は極めて容易であり、それを上回る極めて大きな市場形成が期待できると考えられる。その一方で、本研究開発プロジェクトの費用対効果の測定は、極めて保守的にされており、実際にはさらに高い費用対効果が得られることが想定される。ゴールの恣意的な変更、などと受け取られないためにも、なるべく早い段階で、関係各位の認識を改めておくべきと考える。

#### 7. 総合評価

研究開発テーマとしては極めて重要であり、日本の半導体業界、エレクトロニクス業界の今後の発展に大きく寄与する可能性を持つテーマである。関係した中小企業は、装置関連のサプライチェーンで重要な役割を担い、今後も活躍が期待される企業群で、それらのさらなる活性化、業界体質の強化に役立つものと考えられる。

本研究開発プロジェクトは、半導体製造の新たなプラットフォームシステムを社会に実装することを目指している。それゆえ、用意周到に運営体制が配備されており、社会実装の実行可能性を高めている。この運営体制は、本研究開発プロジェクトの終了後も利活用できるものであり、今後も、より積極的に国として支援する必要があると考える。

その一方で、今後の産総研及び経済産業省主導のプロジェクトを円滑に進め、業界の賛同を得やすくするためにも、本プロジェクトを中途半端な形で着地させてはならないと考える。

## 8. 今後の研究開発の方向等に関する提言

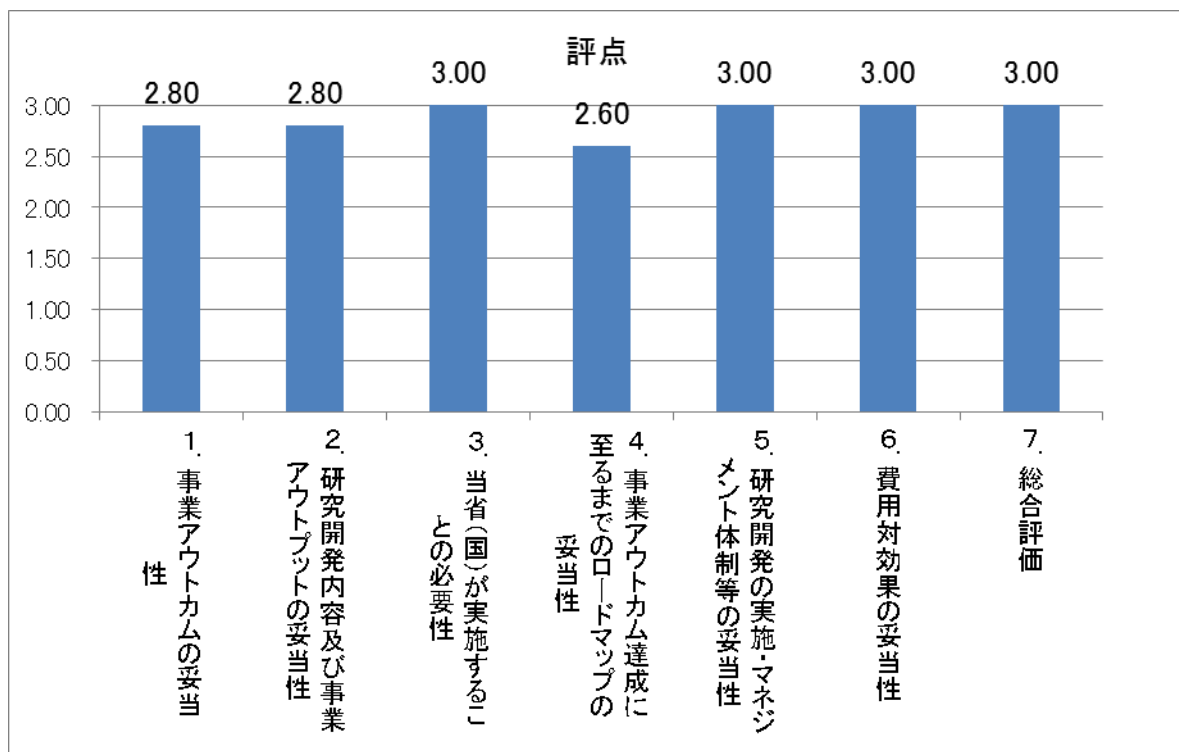
- (1) 国プロの事業展開上、P Lの組織的機能・役割は重要である。P Lは、民間におけるC X O (CEO、CTO、CFOなどの機能・役割の集合)に相当するものであり一個人の能力を越え、サポート体制が必要になると考える。ついては、今後、P Lの人材育成及び支援組織編制のあり方等を考慮した政策が必要である。
- (2) 国プロの評価体制は、事前評価から追跡評価まで整備されるに至っている。しかし、それらの評価上の知見は、必ずしも、その後の政策企画立案に反映されているとは言えない。特に、事業のアウトカムに係る項目については、客観指標を求めることが原則とされているが、その体系的な政策設計は不完全である。研究開発プロジェクトの出口のみならず中長期的な視点からアウトカムの体系化に係る政策企画を展開することを望む。
- (3) 本研究開発プロジェクトは、アプリPJの推進、国の支援、加えて、民間企業、中小参画企業、そして利用する大手企業団体のマーケティング、プロセスエンジニアリング、サービスへの協力が必要である。
- (4) (4)「R&D」と「製造」との間の距離を限りなくゼロに近づけ、不良率、検査、不要在庫ゼロ等を目指した、ミニマルファブリケーションを追求した事業展開の推進が必要である。
- (5) (5)①パーツ、サービス、消耗品によるストック型の収益モデル、②自社にミニマルファブを導入することによる本業競争力強化モデル、③半導体同様、大口径化や微細化による買い替え促進モデルなども視野にいれた事業展開の推進が必要である。

### <参考：上記提言に係る推進課・主管課の対処方針>

- (1) 今後の研究開発プロジェクトの企画に際しては、P Lの人材育成及び支援組織編制のあり方等を考慮した政策を検討していきたい。
- (2) 今後の研究開発プロジェクトの企画に際しては、研究開発プロジェクトの出口のみならず中長期的な視点からアウトカムの体系化に係る政策企画の展開を含めたものとするよう検討していきたい。
- (3) 様々な公募事業を通じた要素技術開発の実施、予算以外での政策的な支援を継続的に実施していきたい。また、当課、研究開発実施者は、民間企業、中小参画企業、そして利用する大手企業団体のマーケティング、プロセスエンジニアリング、サービスへの協力、展示会等を活用したPR活動も継続的に実施していきたい。
- (4) (5)御指摘の点を踏まえた上で、事業展開を推進していきたい。

### Ⅲ. 評点法による評価結果

	評点	A委員	B委員	C委員	D委員	E委員
1. 事業アウトカムの妥当性	2.80	3	3	3	2	3
2. 研究開発内容及び事業アウトプットの妥当性	2.80	3	3	2	3	3
3. 当省(国)が実施することの必要性	3.00	3	3	3	3	3
4. 事業アウトカム達成に至るまでのロードマップの妥当性	2.60	3	2	3	2	3
5. 研究開発の実施・マネジメント体制等の妥当性	3.00	3	3	3	3	3
6. 費用対効果の妥当性	3.00	3	3	3	3	3
7. 総合評価	3.00	3	3	3	3	3



#### 【評価項目の判断基準】

3点：実施された事業は、優れていた。

2点：実施された事業は、良かった。

1点：実施された事業は、成果等が今一步のところがあった。

0点：実施された事業は、成果等が極めて不十分であった。

(参考)

**産業構造審議会産業技術環境分科会**  
**研究開発・イノベーション小委員会 評価ワーキンググループ**  
**委員名簿**

座長	小林 直人	早稲田大学研究戦略センター副所長・教授
	大島 まり	東京大学大学院情報学環教授 東京大学生産技術研究所教授
	太田 健一郎	横浜国立大学工学研究院グリーン水素研究センター長 ・特任教授
	亀井 信一	株式会社三菱総合研究所政策・経済研究センター長
	高橋 真木子	金沢工業大学工学研究科教授
	津川 若子	東京農工大学大学院工学研究院准教授
	西尾 好司	株式会社富士通総研経済研究所主任研究員
	森 俊介	東京理科大学理工学研究科長 東京理科大学理工学部経営工学科教授

(敬称略、座長除き五十音順)

# 「革新的製造プロセス技術開発(ミニマルファブ)」

## 終了時評価検討会 委員名簿

座 長 平本 俊郎 東京大学生産技術研究所教授

委 員 菊池 純一 青山学院大学法学部教授

中村 修 SEMI ジャパン代表

原 邦彦 豊橋技術科学大学特命教授

和田木 哲哉 野村證券株式会社エクイティ・リサーチ部

エレクトロニクスグループマネージング・ディレクター

(敬称略、座長除き五十音順)

# 「革新的製造プロセス技術開発(ミニマルファブ)」

## 終了時評価 審議経過

### 【終了時評価】

- ◆産業構造審議会産業技術環境分科会研究開発・イノベーション小委員会評価ワーキンググループ(平成28年2月19日)

- ・技術評価書(終了時評価)について

- ◆「革新的製造プロセス技術開発(ミニマルファブ)」評価検討会  
第1回評価検討会(平成27年12月25日)

- ・事業の概要について
- ・評価の進め方について

第2回評価検討会(平成28年1月29日<書面開催>)

- ・技術評価書(終了時評価)について

### 【事前評価】

- ◆産業構造審議会産業技術分科会評価小委員会(平成23年7月1日)

- ・技術評価書(事前評価)について