

次世代半導体等小委員会（第 5 回）

日時：令和 7 年 1 0 月 1 4 日（火） 1 8：0 0～2 0：0 0

場所：経済産業省 本館 1 2 階西 1 会議室
（Teams による Web 会議も併用）

議事次第

1. 開会
2. 事務局からの説明
3. 各委員からのコメント
4. 閉会

<資料>

- 資料 1 議事次第、配布資料一覧
- 資料 2 委員名簿
- 資料 3 事務局資料

以上